



[12] 发明专利申请公开说明书

[21]申请号 94105749.6

[51]Int.Cl⁵

H04N 11/02

[43]公开日 1995年3月29日

[22]申请日 94.5.12

[30]优先权

[32]93.5.13 [33]US[31]060,924

[71]申请人 RCA汤姆森许可公司

地址 美国新泽西州

[72]发明人 J·W·兹德普斯基

[74]专利代理机构 中国专利代理(香港)有限公司

代理人 王 岳 张志醒

H04N 5/04

说明书页数:

附图页数:

[54]发明名称 用于压缩的视频信号的同步电路装置

[57]摘要

一用于生成多层压缩视频信号的传输或多路复用层的信号的中间层同步的装置,在系统的编码端包括含时间标志基准的装置,由各电路的渡越时间刷新差值时间标志。在系统的接收端,一计数器响应受控接收机时钟信号对计数器的计数值进行取样。从信号中恢复出时间标志和差值时间标志,并相结合形成校正的时间标志。接收机计数器连续取样计数值的差与对应于连续校正后的时间标志的差相比较,以提供一信号来控制该接收机时钟信号。

